# Kévin Raymond

Ingénieur d'étude en systèmes embarqués

### Expériences personnelles

Logiciels libres

Projet Fedora Mainteneur des sites internet : I18n, gestion du développement, QA, infrastructure.

Ambassadeur (mentor EMEA): gestion de communauté, coordination d'événement (dont FUDCon

Paris), gestion de goodies...

**Traducteur** : **coordinateur** de l'équipe française, aide aux développeurs. Membre du bureau de l'association **Borsalinux-fr** depuis février 2011.

Rédactions dans le magazine Muffin.

Diverses contributions dans de nombreux projets.

One Laptop Développeur d'un outil de sauvegarde et d'analyse des données.

Per Child Traduction (de rapports et logiciels)

Impliqué dans le projet de développement de Nosy Komba (Madagascar) : administration, développe-

ment de l'infrastructure locale, enseignement. Gestion du serveur d'école.

Organisation du SugarCamp #2 (2011).

Divers Lualibusb, Pinguino (Makefiles, empaquetage)

Journal de plongée Subsurface (I18n, L10n, Makefile)

XiVO: kickstart, RPM libcaenrfid RPM

Contributions fermées

Systèmes STLinux (correction de construction et d'installation)

embarqués Projets de domotique (OSGi, KNX...)

Intégration Zigbee, Android (compilation, intégration, ARM, MIPS) Gestion de chaînes de compilation croisée pour ARM, MIPS et autres.

Robot NAO: reconnaissance faciale avec OpenCV, analyse vocale et prédiction de mots.

Gestion d'un port de diagnostique OBDii et bus CAN.

Simulation, test.

Systèmes Gestion optimisée d'un train électrique sous QNX.

temps réels Divers projets d'électronique à base de microcontrôleurs, DSP ou FPGA.

Compétences informatiques

Languages de C, C++, Python, MySQL Collaboration UML design

programma- HTML5, CSS 3, PHP, SQL, Web Services Git, Subversion, Gitolite Wiki, Trac, Bugzilla, Redmine

tion BASH, LATEX
Programmation parallèle

GNU/Linux Autotools, GDB, Valgrind, QEMU Divers Empaquetage RPM

Noyau et pilotes de périphériques

# Expériences professionnelles

#### 2012 – 2013 Responsable assurance qualité électronique, Avencall.

Rédaction de spécifications, tests. Validation matéliel et logiciel. Conception de circuit, routage. Gestion préproduction. Suivi d'usine. Conception d'un banc d'essais. Gestion de certification CE.

Carte mère 10 couches à base d'Intel et MSP430. Projet entièrement libre.

http://git.xivo.fr/?s=xioh

#### Nov. 2012 Intervenant Linux embarqué, Telecom SudParis.

Formation des étudiants en 3ème année du cycle à GNU/Linux embarqué. Cours et TP (9h). Présentation, mise en place du développement, personnalisation du système, noyau et modules (statiques et dynamiques). Cible sur Beagleboard (ARM).

#### 2011 – 2012 Ingénieur chercheur, Telecom SudParis.

Conception et développement d'une plateforme de gestion de produits hétérogènes de l'internet des objets (capteurs, actionneurs), optimisant l'interopérabilité et limitant les interférences. Choix des technologies, mise en place et développement. Présentation à la 6ème Bourse aux technologies de l'Institut Télécom. C++

#### 2008 – 2011 Ingénieur d'étude systèmes embarqués, Bouygues Telecom.

Direction innovation et Nouvelles Technologies. Prospective, étude, conduite de projets et définition de nouveaux services convergents sur modem et Set Top Box. Intégration, personnalisation, tests et développement à tous niveaux, logiciels et matériels. Diverses démonstrations. Développement sur MIPS, ARM et x86 avec GNU/Linux, Android. Choix des outils, mise en place, administration.

#### April – June Stage d'électronique, CERN, Centre européen pour la recherche nucléaire.

2007 dans le cadre du DUT GEII. Étude et réalisation de projet.

Mesure d'une température haute précision, études des logiciels libres de CAO.

Jully 2005 Assistant administratif et technique, CERN, Genève.

#### Formation

#### 2008 – 2011 Ingénieur systèmes embarqués, École Centrale d'Électronique, ECE Paris,

Formation par alternance.

Un semestre au sein de *Concordia University*, Montréal – Real Time Systems & Embedded Design. Programme d'été au sein de *University of California*, Irvine – études de management.

# 2007 – 2008 **Bachelor of Electrical and Electronics Engineering**, *Heriot-Watt University*, Edimbourg **Licence Scientifique de Management**, *Institut de Management de l'Université de Savoie*, Annecy.

2005 – 2007 **Diplôme Universitaire et Technologique de Génie Électrique et Informatique Industrielle**, *Université de Savoie*, Annecy, option électronique et analyse des signaux.

Juin 2005 Baccalauréat Scientifique Sciences de l'Ingénieur, Évian, option sport.

Février 2004 BAFA.

Mars 2002 AFPS.

# Langues pratiquées

Français Langue maternelle

Anglais Courant

TOEIC #860, TOEFL ITP #563. Pratique journalière.

# Informations supplémentaires

Loisirs sports (ski, speed riding, voile, VTT, escalade, plongée), lecture (Fantasy, Science fiction), jeux de stratégie, projets d'électronique. Contribution aux logiciels libres.

Mobilité Nationale

#### Références

Disponible sur demande